

Organizace paměti: 1024 × 1 bit

Paměťová matice: 32 × 32

Funkce zápisu a čtení řízena signálem
R/W v bloku dekodéru sloupců

Samostatný vstup a výstup dat D_I , D_O

Výstup dat třístavový, při provozu zápisu

dat je aktivní a sleduje stav na vstupu dat.

Obvod se aktivuje signálem \overline{CE} .

MEZNÍ HODNOTY:

	min.	max.	
U_I)	-0,5	+7,0	V
P_{tot}		1	W
θ_a	0	+70	°C

1) Napětí jednotlivých vývodů proti substrátu.
Výstup D_O je v neaktivním stavu.

CHARAKTERISTICKÉ ÚDAJE:

Základní hodnoty statické: $U_{CC} = 5,0 \text{ V} \pm 0,25 \text{ V}$, $\theta_a = 0 \dots +70 \text{ °C}$

Příkon ze zdroje U_{CC} $U_I = 5,25 \text{ V}$	I_{CC}	≤ 70	mA
Vstupní svodový proud $U_I = 5,25 \text{ V}$	I_I	≤ 10	μA
Vstupní napětí – úroveň L	U_{IL}	$\leq 0,65$	V
Vstupní napětí – úroveň H	U_{IH}	$\geq 2,2$	V
Svodový proud výstupu v neaktivním stavu $U_O = 4,0 \text{ V}$ $U_O = 0,45 \text{ V}$	I_O $-I_O$	≤ 10 ≤ 100	μA μA
Výstupní napětí – úroveň L $I_{OL} = 1,9 \text{ mA}$	U_{OL}	$\leq 0,45$	V
Výstupní napětí – úroveň H $-I_{OH} = 100 \mu\text{A}$	U_{OH}	$\geq 2,2$	V
Kapacita vstupů $U_I = 5 \text{ V}$, $f = 1 \text{ MHz}$	C_I	≤ 5	pF

Základní hodnoty dynamické: $U_{CC} = +5 \text{ V}$, $\theta_a = +25 \text{ °C}$,
zátěž jedno hradlo TTL + 100 pF

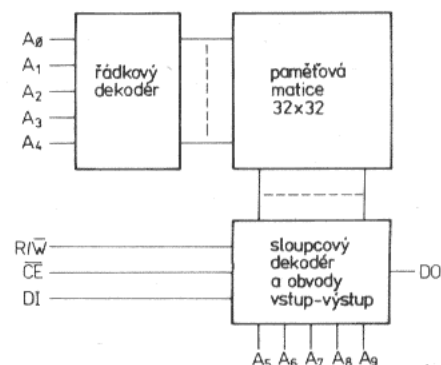
CYKLUS ČTENÍ:

	MHB2102	MHB2102/2	
t_{RC}	≥ 1000	≥ 650	ns
t_{ACC}	≤ 1000	≤ 650	ns
t_{CO}	≤ 500	≤ 400	ns
t_{OH1}	≥ 50	≥ 50	ns
t_{OH2}	≥ 0	≥ 0	ns

CYKLUS ZÁPIS:

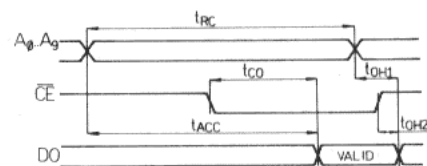
	MHB2102	MHB2102/2	
t_{WC}	≥ 1000	≥ 650	ns
t_{AW}	≥ 200	≥ 200	ns
t_{WP}	≥ 750	≥ 400	ns
t_{WR}	≥ 50	≥ 50	ns
t_{DW}	≥ 800	≥ 450	ns
t_{DH}	≥ 100	≥ 100	ns
t_{CW}	≥ 900	≥ 550	ns

FUNKČNÍ BLOKOVÉ ZAPOJENÍ

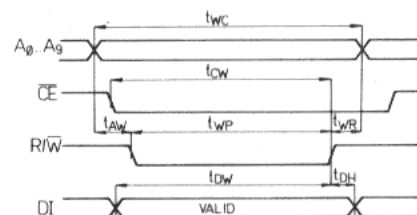


$A_0 \dots A_9$ adresové vstupy
 D_I datový vstup
 D_O datový výstup
 \overline{CE} vstup uvolnění
 R/\overline{W} vstup čtení/zápis

CYKLUS ČTENÍ



CYKLUS ZÁPIS



Impulsní časové průběhy